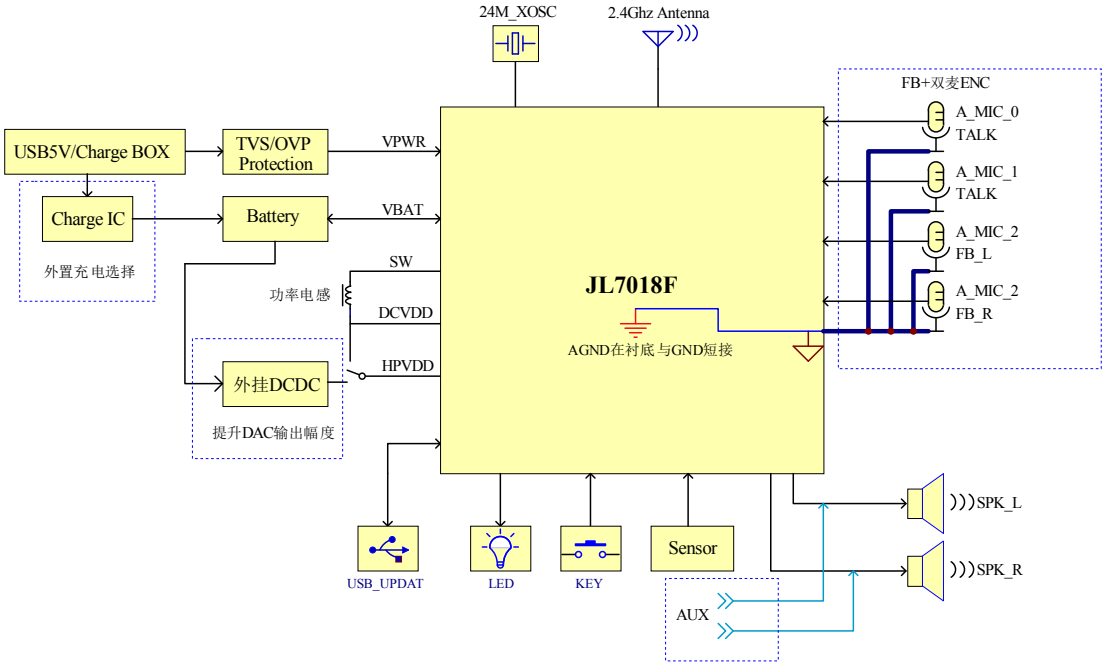
JL7018F FB+双麦ENC头戴降噪方案硬件框架



版本更新说明

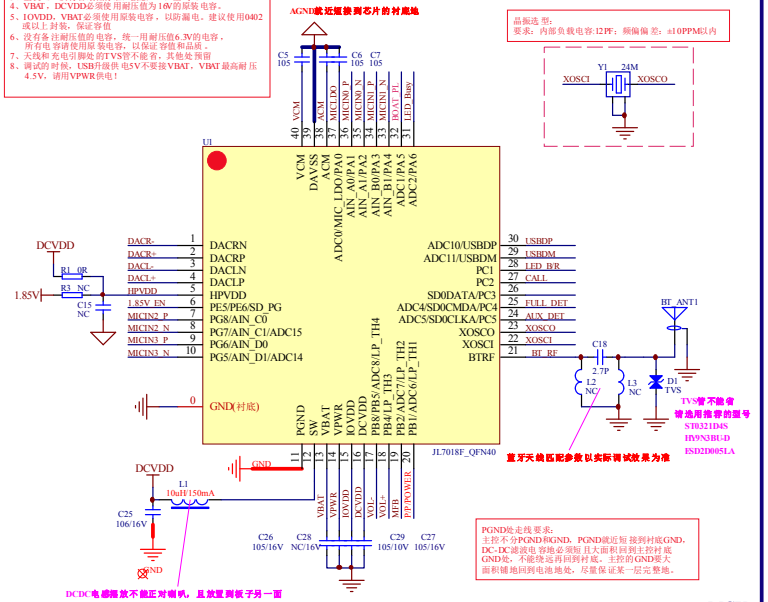
版本号	日期	更新内容
V1.0	2022.04.27	原始版本

版本更新说明

版本号	日期	更新内容
V1.0	2022.04.27	原始版本

杰理方案咨询(QQ号:1418295957，邮箱:fae@zh-jieli.com)

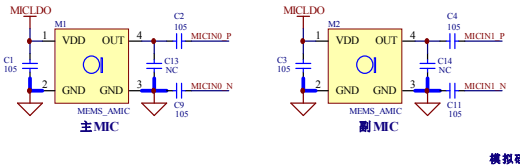
设计注意事项和产品设计安全规范：
1、充电仓和耳机电池完全放完电到 0 V 后，要保证能充电起来正常工作。
2、充电仓和耳机设计时要支持船运模式，保证产品长时间放置电池不会漏完电。
3、整机ESD要符合最低标准，接触±4K，空气±8K。
4、VBAT，DCVDD必须使用耐压值为 16V 的原装电容。
5、IOVDD，VBAT必须使用原装电容，以防漏电。建议使用0402或以上封装，保证容值
6、没有备注耐压值的电容，统一用耐压值6.3V的电容，所有电容请使用原 装电容，以保证容值和品质。
7、大线和 充电引脚处的TVS管不能省，其他处预留
8、调试的时候，USB升级供 电5V不要接VBAT，VBAT 最高耐 压4.5V，请用VPWR供电！



MCU

TALK MIC(双麦ENC)

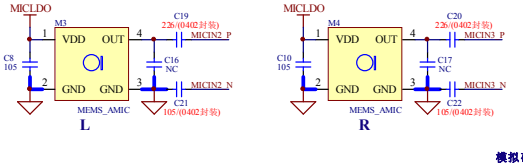
(MIC：SNR≥62dB，主副麦的灵敏度和频响差别≤1dB)



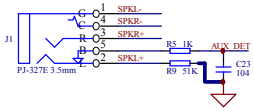
模拟硅麦

FB后馈MIC

(后馈MIC：SNR≥64dB，AOP≥125dBSPL)



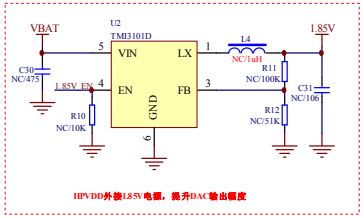
模拟硅麦

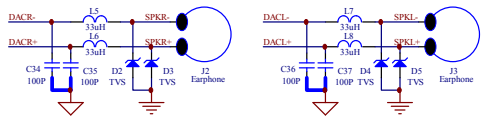


AUX为普通耳机模式，当插入3.5MM的音频线时，蓝牙耳机变成普通耳机状态,此时主控需关机，DAC没问题，按键不支持开 机和功能操作，需拔掉3.5MM线,需重新开机才恢复

AUX_DET检测（内部开10K上拉ADI检测）
1、AUX_DET：AUX未插入，电压≈2.8V
2、AUX_DET：AUX有插入，电压≈IOVDD电压
音频座 选型要求：
未插入，2脚(音频脚)和5脚(检测脚)短接，1脚和4脚断开
有插入，2脚(音频脚)和5脚(检测脚)断开，1脚和4脚短接

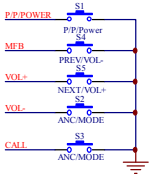
AUX



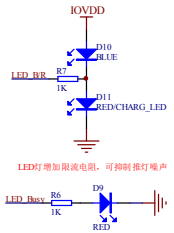


备注：
1、电容和电感的实际值大小以调试为准
2、预留单向TVS管，推荐型号：ST0371S9

Earphone



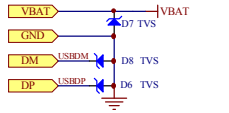
KEY



LED

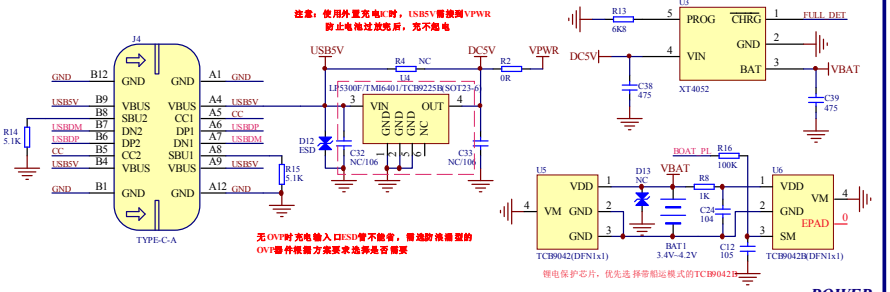
预留烧写测试点，方便烧写、升级

PC端录、升级测试点：VBAT，DP，DM，GND



备注：
1、VBAT 烧写电压不能超过 4.5V
2、VBAT 预留单向TVS管，推荐型号：ST0651D4/ST0571D4
3、DM、DP预留单向TVS管,节电容 小于10P，推荐型号：ST0531D4

Test Point



POWER